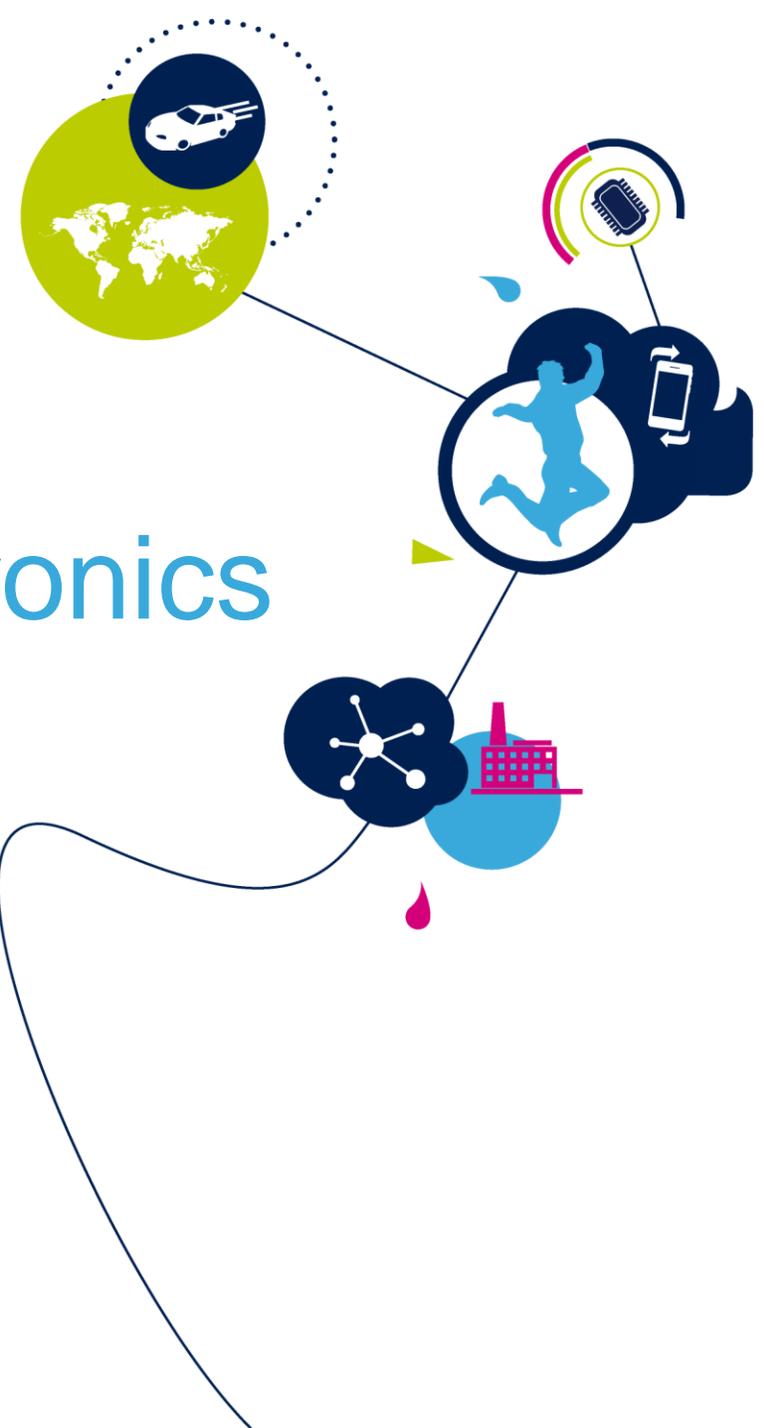


La selezione in STMicroelectronics

SIE 2019 – Ilaria Cattaneo, Domenico Cristaudo





- Among the world's largest semiconductor companies
- Serving over **100,000** customers across the globe
- 2018 revenues of **\$9.66B**, with year-on-year growth of **15.8%**
- Listed: NYSE, Euronext Paris and Borsa Italiana, Milan
- Signatory of the United Nations Global Compact (UNGC), Member of the Responsible Business Alliance (RBA)



- **~46,000** employees worldwide
- **~7,400** people working in R&D
- **11** manufacturing sites
- Over **80** sales & marketing offices

Global Presence



- Research & Development
- Main Sales & Marketing
- Front-End
- Back-End

Where You Find Us

4



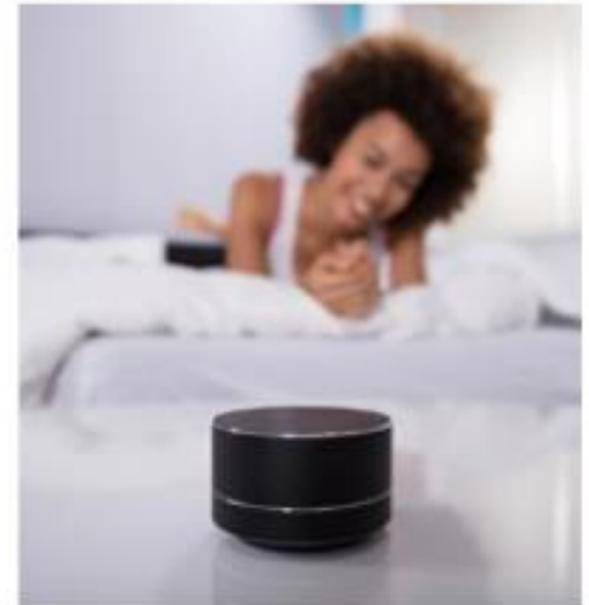
Making **driving** safer, greener and more connected

Enabling the evolution of **industry** towards smarter, safer and more efficient factories and workplaces



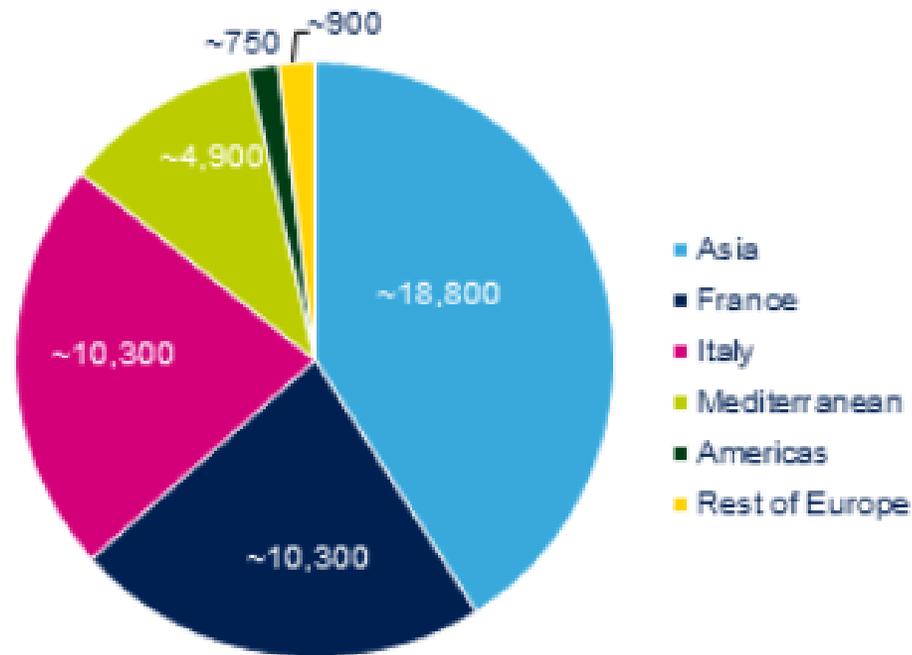
Making **homes & cities** smarter, for better living, higher security, and to get more from available resources

Making everyday **things** smarter, connected and more aware of their surroundings



People are Our Foundation

Present in **over 35 countries**

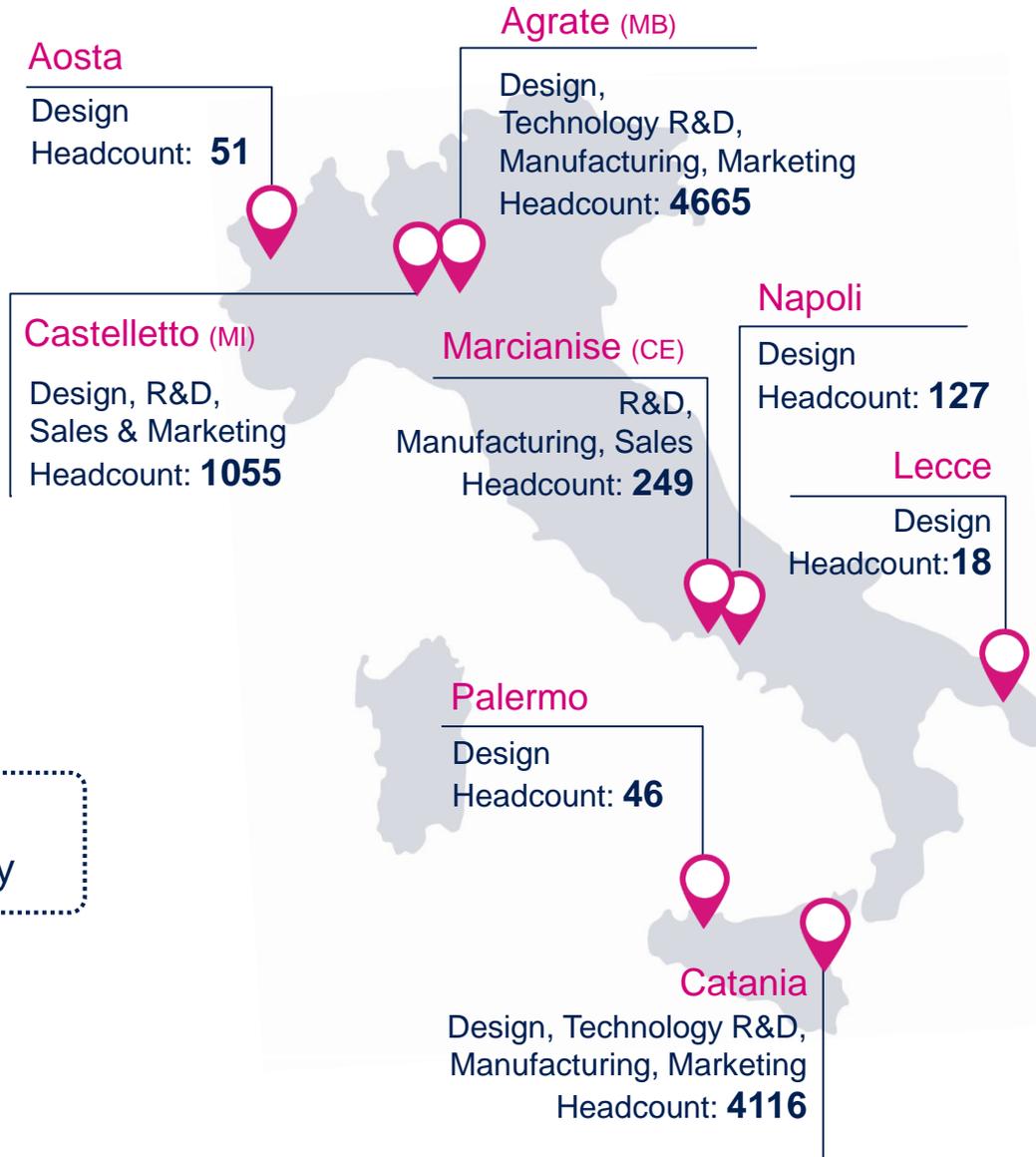


Manufacturing **~ 68%**

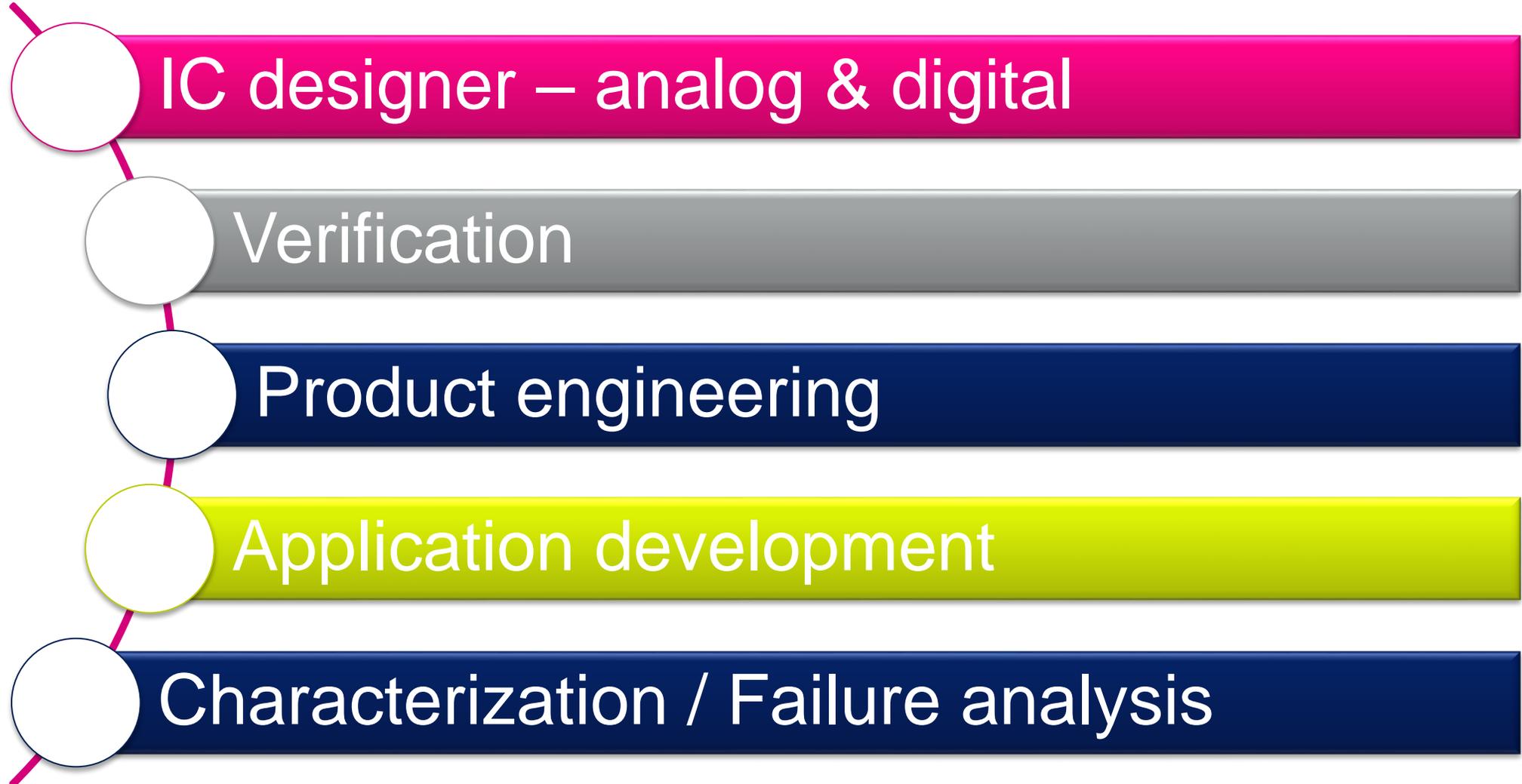
Research & Development **~ 16%**

Marketing & Sales, Divisional Functions, Administration & General services **~ 16%**

...working everyday to increase the quality and experience of life for all



10327 Employees in Italy



Canali di reclutamento



LinkedIn



life.augmented



career services



Adecco



randstad



ALMA LAUREA
Consorzio Interuniversitario



- Intervista face to face
- No assessment center
- No test psicometrici
- Colloquio HR
- Colloquio Tecnico
- Test tecnico / esercizi
- 25% selezioni esito positivo



Piano carriera neolaureati

Tempo indeterminato

5[^] livello metalmeccanico

RAL > 30K€ + PdR

Step aumento + categoria dopo 12 mesi

Stage = anticipo piano carriera

PhD

Tempo indeterminato

6[^] livello metalmeccanico

1 step Job Grade oltre fine piano carriera

RAL riconosce esperienza dottorato

Assunzioni ing. Elettronici

12

2016



□ Nord 18

□ Sud 9

□ Impiegati Overall 81

□ 33%

2017



□ Nord 42

□ Sud 13

□ Impiegati Overall 178

□ 30%

2018



□ Nord 78

□ Sud 47

□ Impiegati Overall 316

□ 39%

2019



□ Nord 8

□ Sud 9

□ Impiegati Overall 36

□ 47%

A/D Design



Solide basi elettronica analogica e di potenza

Progettazione circuitale (analisi e sintesi a livello transistor)

Solide basi fisica dei semiconduttori, matematica

Matlab-Simulink

VHDL, Verilog

Application Development



Controlli automatici

Programmazione embedded

Esperienza pratica su circuiti

Product engineering



Statistica descrittiva e inferenziale

Programmazione in C++ o equivalente

Conoscenza Labview

Linguaggi scripting e scientific computation es. Matlab, Python

Algoritmi numerici e loro implementazione

Quality



Misure elettriche

Strumentazione es. Oscilloscopio, amperometro, volmetro

Metodologia FMEA

Analisi dati – big data

Soft Skills



Problem Solving

Teamworking

Astrazione

Intelligenza situazionale

Esempi domande test tecnico

15

“Configurare un amplificatore operazionale in modo da ottenere un amplificatore a guadagno unitario (+1 e -1) e indicarne la banda nei due casi supponendo che l'Amplificatore Operazionale sia lo stesso con un certo Prodotto Guadagno Banda!”

Riferimenti di tensione di tipo Bandgap

Concetto di corto circuito virtuale

Fondamenti di teoria dei segnali: Processi Gaussiani, Propagazione di errore, Teorema di Shannon

Stabilità di circuiti retroazionati

MOSFET: Tensione di soglia, formazione del canale, saturazione della corrente di canale e caratteristica ingresso/uscita