

# Università degli Studi di Roma "Tor Vergata"



**6 macro-aree (*Economia, Giurisprudenza, Ingegneria, Lettere, Medicina, Scienze MFN*)**

**18 Dipartimenti**

**33.000 studenti**

**106 Corsi di Laurea (*triennale, magistrale e a ciclo unico*)**

**140 percorsi post-laurea**

**47 scuole di specializzazione**

**32 corsi di dottorato**

## Università di Roma “Tor Vergata”: macro-area di Ingegneria



Strutturata in 4 Dipartimenti:

INGEGNERIA CIVILE E INGEGNERIA INFORMATICA

INGEGNERIA DELL'IMPRESA

INGEGNERIA INDUSTRIALE

INGEGNERIA ELETTRONICA

## Dipartimento di Ingegneria Elettronica: aree di ricerca



**Ambiente (*nano-elettronica*)**

**Energia (*nano-generatori, fotovoltaico*)**

**Industria (*robotica e controllo di motori*)**

**Telecomunicazioni (*wireless e ottiche, software defined networking*)**

**Multimedia (*elaborazione dei segnali*)**

**Salute (*sensori per la diagnostica medica*)**

**Sicurezza e Difesa**

**Spazio (*trasmettitori e amplificatori*)**

## Offerta Formativa del Dipartimento di Ingegneria Elettronica



**Corso di Laurea triennale in *Ingegneria Elettronica* (classe L-8)**

**Corso di Laurea triennale in *Ingegneria di Internet* (classe L-8)**

**Corso di Laurea Magistrale in *Ing. Elettronica*(classe LM-29)**

**Corso di Laurea Magistrale in *ICT Internet Engin.* (classe LM-27)**

**Corso di Laurea Magistrale in *Mechatronics Engin.*(classe LM-29)**

**Corso di Dottorato in *Ingegneria Elettronica*, che rilascia il titolo di "Doctor Europeus" attraverso la European Label PhD**

**Condizione occupazionale dei laureati presso i Corsi triennali di  
Ingegneria (ad 1 anno dal conseguimento del titolo)**

<b>Classe di Laurea</b>	<b>Nome</b>	<b>% laureati che lavorano</b>	<b>% laureati che proseguono gli studi</b>
<b>L-7</b>	<b>Ing. Civile</b>	<b>22.0</b>	<b>83.0</b>
<b>L-8</b>	<b>Ing. Informatica/ Elettronica</b>	<b>29.0</b>	<b>78.0</b>
<b>L-9</b>	<b>Gestionale/ Meccanica/ Medica</b>	<b>23.0</b>	<b>86.0</b>
<b>L-23</b>	<b>Ing. dell'Edilizia</b>	<b>29.0</b>	<b>75.0</b>

*(XX indagine Almalaurea)*

**Condizione occupazionale dei laureati presso i Corsi di Laurea  
Magistrale di Ingegneria (ad 1 anno dal conseguimento del titolo)**

<b>Classe di Laurea</b>	<b>Nome</b>	<b>% laureati occupati</b>	<b>% laureati che trovano efficace per il lavoro svolto quanto appreso dal Corso</b>
LM-21	Ing. Medica	64.0	40.0
LM-23	Ing. Civile	63.0	65.0
LM-27	Ing. Telecomunicazioni	71.0	48.0
<b>LM-29</b>	<b>Ing. Elettronica</b>	<b>70.0</b>	<b>55.0</b>
LM-30	Ing. Energetica	62.0	55.0
LM-31	Ing. Gestionale	84.0	51.0
LM-32	Ing. Informatica	80.0	64.0
LM-33	Ing. Meccanica	80.0	59.0
LM-35	Ing. Ambiente	54.0	45.0

**(XX indagine Almalaurea)**

Le interviste effettuate dagli operatori del consorzio interuniversitario Almalaurea\* sui Corsi di Studio offerti dall'Università di Roma "Tor Vergata" evidenziano come:

1) per il Corso di Laurea Magistrale in Ingegneria Elettronica la percentuale dei laureati occupati entro 1 anno dal conseguimento del titolo sia pari all'**83%**, e che di questi il **95%** trova efficace per il lavoro svolto quanto appreso dal Corso;

2) per il Corso di Laurea Magistrale in ICT & Internet Engineering l'**87%** dei laureati è occupato entro 1 anno dal conseguimento del titolo, e **tutti** trovano efficace per il lavoro svolto quanto appreso dal Corso.

**\*anno 2018**

## Fourth National Conference on Higher Education in Electronics

### Discussion of

- Evolutions and innovations in University programs (*BSc tracks: shaping ready-to-use professionals or graduates with solid-background? MSc tracks: ready-to-use super-specialist or all-round problem solvers? what is the job market seeking?*)
- PhD programs for the next generation of researchers and innovators
- The professional career of Electronic Engineers in Italy